

Data rate conversion

Patent Number: ☐ EP1011224
Publication date: 2000-06-21
Inventor(s): RAMASWAMY KUMAR (FR); GOTHART KNUTSON PAUL (FR)
Applicant(s): THOMSON CONSUMER ELECTRONICS (US)
Requested Patent: KR2000028757
Application Number: EP19990402363 19990928
Priority Number(s): US19980102873P 19981002
IPC Classification: H04L12/20
EC Classification: H04N7/52
Equivalents: CN1123185B, CN1250295, CN1250319, JP2000151596, JP2000188614
Cited patent(s):

Abstract

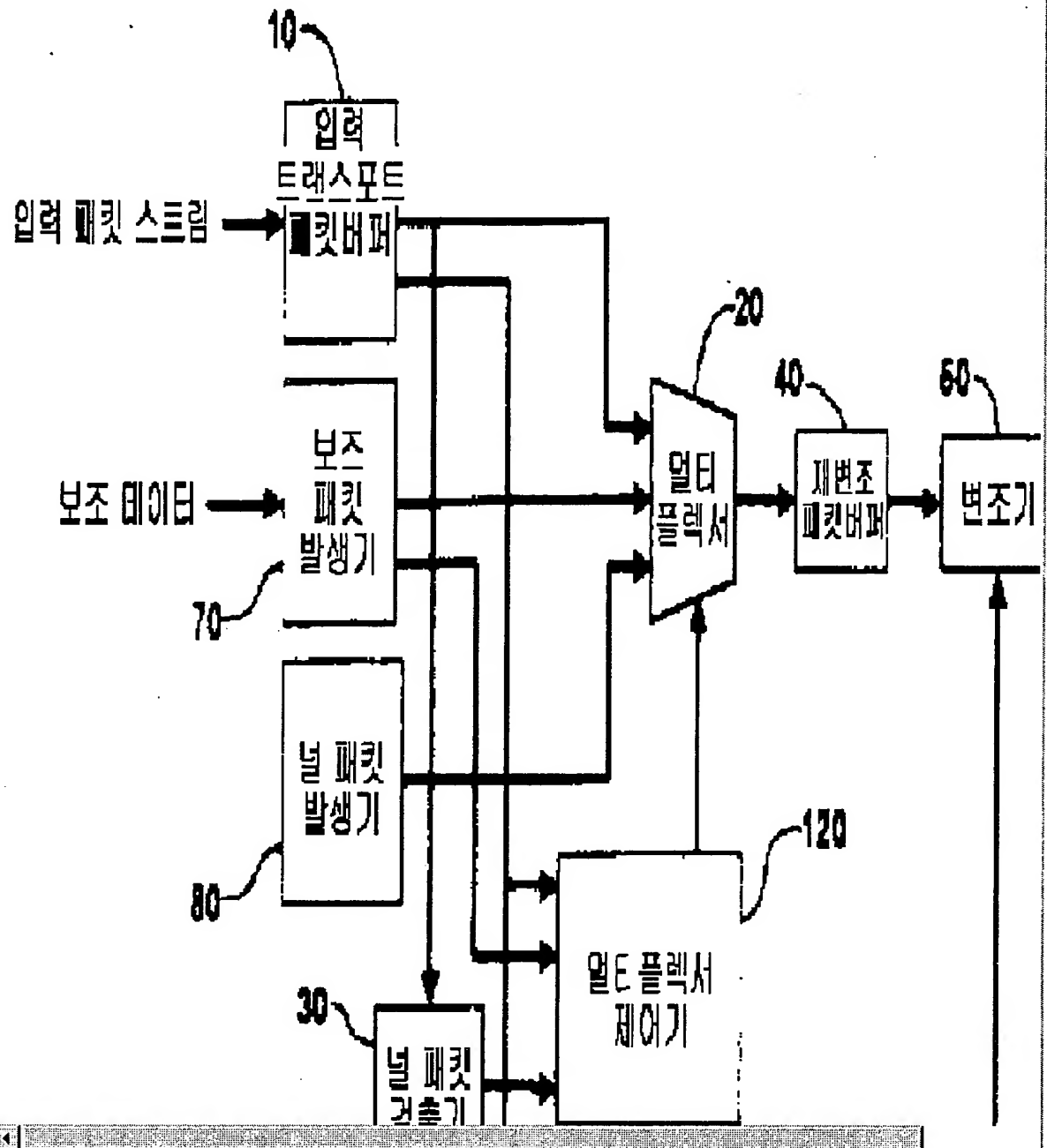
An output packet stream generator in a remodulator system includes a source of a stream of input transport packets and a source of additional packets. A multiplexer is coupled to the input transport packet stream source and the additional packet source and generates the output packet stream. A control signal has a variable characteristic having a first state when an input transport packet should be inserted into the output packet stream and a second state when additional packets should be inserted into the output packet stream. A multiplexer controller conditions the multiplexer to insert an input transport packet into the output packet stream when the control signal has the first state, and an additional packet into the output packet stream when the control signal

has the second state. 

Data supplied from the esp@cenet database - I2

IPC코드	H04L 12/56
출원번호/일자	10-1999-0042065 (1999.09.30)
공개번호/일자	10-2000-0028757 (2000.05.25)
공고번호/일자	- -
등록번호/일자	
원출원권리	
원출원번호/일자	
최종처분내용	
국제출원번호/일자	
국제공개번호/일자	
심사청구여부	
심사청구일자/항수	/ 23
지정국	
출원인	통슨 콘슈머 일렉트로닉스, 인코포레이티드 미국 인디애나주 ***** 인디애나폴리스 노스 메리디안 스트리트 ***** (미국)
발명자/고안자	너트슨,폴,고타드 미국,인디애나주*****,인디애나폴리스,사우스에머슨에버뉴*** (미국) 라마스와미,쿠마 미국,인디애나주*****,인디애나폴리스,컬리지드라이브넘버.B**** (인도)
대리인	문경진 서울 서초구 서초1동 1628-19 SH빌딩 5층(대특국제특허법률사무소) (대한민국) 조현석 서울 강남구 역삼동 628-13 윤성빌딩 3층(지우국제특허법률사무소) (대한민국)
우선권 정보 (국가/번호/일자)	미국(US) (60/102,873) 19981002
출원의명칭	트랜스포트 패킷 속도 변환 (TRANSPORT PACKET RATE CONVERSION)
초록	재변조 시스템 내의 출력 패킷 스트림 생성기는 입력 트랜스포트 패킷 소스와 추가 패킷 소스를 포함한다. 멀티플렉서는 입력 트랜스포트 패킷 스트림 소스 및 추가 패킷 소스에 연결되어, 출력 패킷 스트림을 생성한다. 제어 신호는 입력 트랜스포트 패킷이 출력 패킷 스트림에 삽입되어야 할 때 제 1 상태를 갖고, 추가 패킷이 출력 패킷 스트림에 삽입되어야 할 때 제 2 상태를 갖는 가변적인 특성을 구비한다. 멀티플렉서 제어기는 제어기 신호가 제 1 상태를 가질 때 입력 트랜스포트 패킷을 출력 패킷 스트림에 삽입하고, 제어 신호가 제 2 상태를 가질 때 추가 패킷을 출력 패킷 스트림에 삽입하기 위해 멀티플렉서를 조정한다.
대표청구항	제 1 속도를 갖는 출력 패킷 스트림 생성기를 구비하는 재변조 시스템에 있어서, 제 2 속도를 갖는 입력 트랜스포트 패킷 스트림의 소스와, 추가 패킷 소스와, 상기 입력 트랜스포트 패킷 스트림 소스 및 상기 추가 패킷 소스에 연결되어, 상기 출력 패킷 스트림을 생성하기 위한 멀티플렉서와, 입력 트랜스포트 패킷이 상기 출력 패킷 스트림에 삽입되어야 할 때는 제 1 상태를 구비하고, 추가 패킷이 상기 출력 패킷 스트림에 삽입되어야 할 때는 제 2 상태를 구비하는 제어 신호를 생성하기 위해 상기 제 1 및 제 2 속도에 응답하는 제어 신호 소스, 및 상기 제어 신호 소스와 상기 멀티플렉서 사이에 연결되어, 상기 제어 신호가 상기 제 1 상태를 가질 때는 입력 트랜스포트 패킷을 상기 출력 패킷 스트림에 삽입하고, 상기 제어 신호가 상기 제 2 상태를 가질 때는 추가 신호를 상기 출력 패킷 스트림에 삽입하기 위해 상기 멀티플렉서를 조정하기 위한 멀티플렉서 제어기를 포함하는, 재변조 시스템.

대표도면



공개전문 공개 전문보기

공고전문 -

책자공보 -

정정공고 -

등록사항 -

심판사항 -

행정처리	111999012184376	(19990930)	특허출원서
	111999535060751	(19991001)	우선권 주장 증명 서류 제출서
	112004031346319	(20040715)	출원심사 청구서
	112004031347174	(20040715)	명세서 등 보정서